



SASE

Simposio Argentino de Sistemas Embebidos

Industria & Academia

www.sase.com.ar

15 al 17 de agosto de 2012 – 9:00 a 18:30hs

FI-UBA, Av. Paseo Colón 850, Buenos Aires, Argentina

Miércoles 15 de Agosto de 2012

	Workshop Aula L3 (1er piso)	Workshop Aula L4 (1er piso)	Workshop Aula L9 (1er piso)	Workshop Aula L11 (1er piso)	Workshop Aula L14 (1er piso)	Workshop Aula Egriet (3er piso)	Tutorial Aula 201 (2do piso)	Tutorial Aula 202 (2do piso)	Tutorial Aula 203 (2do piso)	Tutorial Aula 302 (3er piso)	Tutorial Aula 305 (3er piso)	Tutorial Aula 319 (3er piso)	CASE Aula 301 (3er piso)	CASE Aula 303 (3er piso)
9:00 a 10:30	Introducción a los Cortex-M de ST (1/4)	Mbed Workshop turno mañ 1/6	Introducción a las FPGA turno mañ 1/6	Desarrollando proyectos con Proteus (1/2)	Kinetics Cortex-M4 (Parte 1/2)	LPCXpresso (Parte 1/6)	Introducción general a los Sist. Embebi.			Introducción a las FPGA (1/2)	Introducción a DSP (1/2)	Linux para Sistemas Embebidos	Presentación papers cortos Software Emb	Presentación papers cortos ASICs RTOS
Coffee-Break en hall central de cada piso 1er piso: Concursos de proyectos estudiantiles y tecnológicos 2do piso: Salón de Auspiciantes 3er Piso: Presentación Posters CASE														
10:50 a 12:20	Introducción a los Cortex-M de ST (2/4)	Mbed Workshop turno mañ 2/6	Introducción a las FPGA turno mañ 2/6	Desarrollando proyectos con Proteus (2/2)	Kinetics Cortex-M4 (Parte 2/2)	LPCXpresso (Parte 2/6)	Diagramas de estado Statecharts	ARM process. from Cortex M0 to A15 *	ARMando el rompecabeza de 32 bits	Introducción a las FPGA (2/2)	Introducción a DSP (2/2)	Drivers para Linux Embebido	Presentación papers Software emb	Presentación papers RTOS
Almuerzo														
13:50 a 15:20	Introducción a los Cortex-M de ST (3/4)	Mbed Workshop turno tard 1/6	Introducción a las FPGA turno tard 1/6	Framework p/statecharts RKH (1/2)	Telit : Progrm. de módulos celulares (1/2)	Linux en Beagleboard (Parte 1/6)	Cortex M3/M4 ¿Qué ofrece cada marca?	Micros 8 bits enhanced core (1/2)	Comunicación mediante Zigbee	Introducción a los RTOS	Intro Wireless Sensor Network	Manufactura de circuitos electronicos	Presentación papers FPGA y HDLs	Presentación papers Robótica
Coffee-Break en hall central de cada piso 1er piso: Concursos de proyectos estudiantiles y tecnológicos 2do piso: Salón de Auspiciantes 3er Piso: Presentación Posters CASE														
15:40 a 17:10	Introducción a los Cortex-M de ST (4/4)	Mbed Workshop turno tard 2/6	Introducción a las FPGA turno tard 2/6	Framework p/statecharts RKH (2/2)	Telit : Progrm. de módulos celulares (2/2)	Linux en Beagleboard (Parte 2/6)	Embedded basic: ¿locura o realidad?	Micros 8 bits enhanced core (1/2)	Módulos Rabbit TCP/IP	ARM RTX: An RTOS really free *	Protocolo IEEE 802.15.4	Fabricación de Impresos Multicapas	Presentación papers Implement SE	Presentación papers Software Emb
Aula Magna (Planta Baja): Acto de apertura														
17:30 a 18:30	Conferencia Plenaria en Aula Magna (Planta Baja): INVAP: Veinte años de experiencia en proyectos complejos													

* Actividades desarrolladas en idioma inglés

Detalle:

Introducción a los Sist. Embebidos	FPGAs y HDLs	Software Embebido	ASICs – Application Specific Integ. Circ.	Arquitectura de Microprocesadores	RTOS - Real Time Operating Systems	Coffee Breaks
Protocolos y Comunicaciones	DSP - Digital Signal Processing	Linux Embebido	Robótica	Implementación de Sist. Embebidos	Bioingeniería	Conferencia plenaria

Auspiciantes Diamond:





SASE

Simposio Argentino de Sistemas Embebidos

Industria & Academia

www.sase.com.ar

15 al 17 de agosto de 2012 – 9:00 a 18:30hs

FI-UBA, Av. Paseo Colón 850, Buenos Aires, Argentina

Jueves 16 de Agosto de 2012

	Workshop Aula L3 (1er piso)	Workshop Aula L4 (1er piso)	Workshop Aula L9 (1er piso)	Workshop Aula L11 (1er piso)	Workshop Aula L14 (1er piso)	Workshop Aula Egriet (3er piso)	Tutorial Aula 201 (2do piso)	Tutorial Aula 202 (2do piso)	Tutorial Aula 203 (2do piso)	Tutorial Aula 302 (3er piso)	Tutorial Aula 305 (3er piso)	Tutorial Aula 319 (3er piso)	CASE Aula 301 (3er piso)	CASE Aula 303 (3er piso)
9:00 a 10:30	Hands-on mbed crash- course (1/2)*	Mbed Workshop turno mañ 3/6	Introducción a las FPGA turno mañ 3/6	Programación en C sobre MSP430 (1/4)	Atmel Cortex-M3 (Parte 1/2)	LPCXpresso (Parte 3/6)	Ruidos en los sistemas con microcontrol.	PIC24-dSPIC 16 bits: SPI, I2C, USB (1/2)	Módulos RF y Zigbee	Introducción al SoC Leon	Aplicaciones de DSP en sist. embeb.	Build System Yocto	Presentación papers cortos Implement SE	Presentación papers cortos Prot. y Com
Coffee-Break en hall central de cada piso 1er piso: Concursos de proyectos estudiantiles y tecnológicos 2do piso: Salón de Auspiciantes 3er Piso: Presentación Posters CASE														
10:50 a 12:20	Hands-on mbed crash- course (2/2)*	Mbed Workshop turno mañ 4/6	Introducción a las FPGA turno mañ 4/6	Programación en C sobre MSP430 (2/4)	Atmel Cortex-M3 (Parte 2/2)	LPCXpresso (Parte 4/6)	Intro. a DSC Digital Signal Controller	PIC24-dSPIC 16 bits: SPI, I2C, USB (2/2)	Soluciones Ethernet WiFi	Desarrollo en Matlab y Simulink	Implementac. de DSP en FPGAs	Mobile Linux vs. Android	Presentación papers Implement SE	Presentación papers Prot. y Com
Almuerzo														
13:50 a 15:20	Hands-on Cortex-M0 LPC1114 1/2	Mbed Workshop turno tard 3/6	Introducción a las FPGA turno tard 3/6	Programación en C sobre MSP430 (3/4)	Comunicación mediante Zigbee (1/2)	Linux en Beagleboard (Parte 3/6)	Micros ultra bajo consumo	PIC32: 32 bits arquitectura y herrami. (1/2)	Módulos SOM de alta performance	Análisis e Implementaci ón de RTOS	CAN * Controller Area Network	Soldadura SMD	Presentación papers Implement SE	ARM University Program *
Coffee-Break en hall central de cada piso 1er piso: Concursos de proyectos estudiantiles y tecnológicos 2do piso: Salón de Auspiciantes 3er Piso: Presentación Posters CASE														
15:40 a 17:10	Hands-on Cortex-M0 LPC1114 2/2	Mbed Workshop turno tard 4/6	Introducción a las FPGA turno tard 4/6	Programación en C sobre MSP430 (4/4)	Comunicación mediante Zigbee (2/2)	Linux en Beagleboard (Parte 4/6)	Tecnologías actuales de baterías	PIC32: 32 bits arquitectura y herrami. (2/2)	Soluciones ARM de Atmel	Análisis de Planificadores	6LOWPAN - IPv6 para WSN	Proceso de manufactura electrónica	Presentación papers FPGA y HDLs	Presentación papers Arquitecturas
Aula Magna (Planta Baja): Entrega de distinciones a los Posters CASE y premios a los proyectos estudiantiles y tecnológicos														
17:30 a 18:30	Conferencia Plenaria en Aula Magna (Planta Baja): Plan Nacional de Telecomunicaciones "Argentina Conectada"													

* Actividades desarrolladas en idioma inglés

Detalle:

Introducción a los Sist. Embebidos	FPGAs y HDLs	Software Embebido	ASICs – Application Specific Integ. Circ.	Arquitectura de Microprocesadores	RTOS - Real Time Operating Systems	Coffee Breaks
Protocolos y Comunicaciones	DSP - Digital Signal Processing	Linux Embebido	Robótica	Implementación de Sist. Embebidos	Bioingeniería	Conferencia plenaria

Auspiciantes Diamond:





SASE

Simposio Argentino de Sistemas Embebidos

Industria & Academia

www.sase.com.ar

15 al 17 de agosto de 2012 – 9:00 a 18:30hs

FI-UBA, Av. Paseo Colón 850, Buenos Aires, Argentina

Viernes 17 de Agosto de 2012

	Workshop Aula L3 (1er piso)	Workshop Aula L4 (1er piso)	Workshop Aula L9 (1er piso)	Workshop Aula L11 (1er piso)	Workshop Aula L14 (1er piso)	Workshop Aula Egriet (3er piso)	Tutorial Aula 201 (2do piso)	Tutorial Aula 202 (2do piso)	Tutorial Aula 203 (2do piso)	Tutorial Aula 302 (3er piso)	Tutorial Aula 305 (3er piso)	Tutorial Aula 319 (3er piso)	CASE Aula 301 (3er piso)	CASE Aula 303 (3er piso)
9:00 a 10:30	MIPS Workshop Parte (1/2)	Mbed Workshop turno mañ 5/6	Introducción a las FPGA turno mañ 5/6	Librerías gráficas con PIC32 (1/4)	Kinetics Cortex-M4 (Parte 1/2)	LPCXpresso (Parte 5/6)	Implementaci. Host USB y lectora SD	Integrated Circuits Design Flow	Introducción a las señales biomédicas	Ejemplos de aplicación de FPGAs	Filtros FIR en FPGAs	Linux embebido en ARM	Presentación papers cortos Implement SE	Presentación papers cortos FPGA y HDLs
Coffee-Break en hall central de cada piso 1er piso: Concursos de proyectos estudiantiles y tecnológicos 2do piso: Salón de Auspiciantes 3er Piso: Presentación Posters CASE														
10:50 a 12:20	MIPS Workshop Parte (2/2)	Mbed Workshop turno mañ 6/6	Introducción a las FPGA turno mañ 6/6	Librerías gráficas con PIC32 (2/4)	Kinetics Cortex-M4 (Parte 2/2)	LPCXpresso (Parte 6/6)	Introducción a metodologías Agiles	Designing a chip: Trends and Opport.	Validación de productos biomédicos	Verificación, validación y debugging	Filtros IIR en FPGAs	Linux embebido en Atom E6xx	Presentación papers Implement SE	Presentación papers FPGA y HDLs
Almuerzo														
13:50 a 15:20	Robotica e inteligencia artificial (1/2)	Mbed Workshop turno tard 5/6	Introducción a las FPGA turno tard 5/6	Librerías gráficas con PIC32 (3/4)	Comunicación TCP/IP WiFi c/Rabbit (1/2)	Linux en Beagleboard (Parte 5/6)	Dual Core Cortex A5-M4 de Freescale	ARM Cortex-M0 Design Start *	Adquisición y procesamien. de imágenes	Linux para aplicaciones de tiempo real	Localización en WSN	Sistemas de inspección óptica *	Presentación papers Implement SE	Presentación papers DSP
Coffee-Break en hall central de cada piso 1er piso: Concursos de proyectos estudiantiles y tecnológicos 2do piso: Salón de Auspiciantes 3er Piso: Presentación Posters CASE														
15:40 a 17:10	Robótica e inteligencia artificial (2/2)	Mbed Workshop turno tard 6/6	Introducción a las FPGA turno tard 6/6	Librerías gráficas con PIC32 (4/4)	Comunicación TCP/IP WiFi c/Rabbit (1/2)	Linux en Beagleboard (Parte 6/6)	Introducción práctica al FPGA	ASICs: Diseño Digital en Allegro	Sistemas biomédicos para EEG	Hipervisores de tiempo real para SE	Proyecto europeo WISEBED	Montaje y reparación de BGA		
Aula Magna (Planta Baja): Acto de cierre														
17:30 a 18:30	Conferencia Plenaria en Aula Magna (Planta Baja): CORADIR: Desafíos y oportunidades de la fabricación de equipos electrónicos													

* Actividades desarrolladas en idioma inglés

Detalle:

Introducción a los Sist. Embebidos	FPGAs y HDLs	Software Embebido	ASICs – Application Specific Integ. Circ.	Arquitectura de Microprocesadores	RTOS - Real Time Operating Systems	Coffee Breaks
Protocolos y Comunicaciones	DSP - Digital Signal Processing	Linux Embebido	Robótica	Implementación de Sist. Embebidos	Bioingeniería	Conferencia plenaria

Auspiciantes Diamond:



Auspiciantes Diamond



Auspiciantes Platinum



Auspiciantes Gold



Auspiciantes Silver



Instituciones auspiciantes



Universidades auspiciantes



UTN Facultades Regionales

AVELLANEDA - BUENOS AIRES - BAHÍA BLANCA -
CÓRDOBA - DELTA - HAEDO - LA RIOJA - MENDOZA -
NEUQUÉN - PARANÁ - RÍO GRANDE - SAN FRANCISCO -
SAN NICOLÁS - VENADO TUERTO - VILLA MARÍA - TUCUMÁN



UNIVERSIDAD DE BUENOS AIRES



UNIVERSIDAD NACIONAL DE CATAMARCA



UNIVERSIDAD NACIONAL DEL CENTRO



UNIVERSIDAD NACIONAL DEL COMAHUE



UNIVERSIDAD NACIONAL DE CÓRDOBA



UNIVERSIDAD NACIONAL DE CUYO



UNIVERSIDAD NACIONAL DE ENTRE RÍOS



UNIVERSIDAD NACIONAL DE LA MATANZA



UNIVERSIDAD NACIONAL DE LA PATAGONIA



UNIVERSIDAD NACIONAL DE LA PLATA



UNIVERSIDAD NACIONAL DE MAR DEL PLATA



UNIVERSIDAD NACIONAL DE MISIONES



UNIVERSIDAD NACIONAL DE QUILMES



UNIVERSIDAD NACIONAL DE ROSARIO



UNIVERSIDAD NACIONAL DE SALTA



UNIVERSIDAD NACIONAL DE SAN JUAN



UNIVERSIDAD NACIONAL DE SAN LUIS



UNIVERSIDAD NACIONAL DE SAN MARTIN



UNIVERSIDAD NACIONAL DEL SUR



UNIVERSIDAD NACIONAL DE RIO CUARTO



UNIVERSIDAD NACIONAL DE TRES DE FEBRERO



UNIVERSIDAD NACIONAL DE TUCUMÁN



INSTITUTO UNIVERSITARIO AERONAUTICO



UNIVERSIDAD DE MENDOZA



INSTITUTO TECNOLÓGICO DE BUENOS AIRES



UNIVERSIDAD CATÓLICA DE CÓRDOBA



UNIVERSIDAD CATÓLICA DE SANTIAGO DEL ESTERO



UNIVERSIDAD CAECE MAR DEL PLATA



UNIVERSIDAD BLAS PASCAL CÓRDOBA



UNIVERSIDAD DE LA REPUBLICA URUGUAY



UNIVERSIDAD CATÓLICA DEL URUGUAY